

Об авторах



Китов Владимир Анатольевич (р. 1948) — доцент кафедры Информатики РЭУ им. Г. В. Плеханова, научный руководитель проекта по истории отечественной информатики и вычислительной техники (1946–1960), поддержанного Российским фондом фундаментальных исследований (РФФИ).

В 1972 г. окончил факультет автоматки и вычислительной техники МЭИ по специальности «Прикладная математика». Кандидат технических наук (1979), старший научный сотрудник (диплом ВАК СССР, 1986 г.). Автор свыше 70 научных публикаций, в том числе 3-х монографий и учебника «Системное программирование», допущенного Минвузом СССР в качестве учебного пособия для вузов и университетов.

Работал программистом в Главном вычислительном центре Госплана СССР, руководителем группы программирования, начальником отдела математического обеспечения ЭВМ в Главном вычислительном центре Минморфлота СССР, начальником отдела систем телеобработки данных и сетей ЭВМ в ЦНИИ «МОНОЛИТ» Миноборонпрома СССР (с 1980 по 1988 гг.), заведующим лабораторией сетей ЭВМ в Институте кибернетики.

С 1991 г. в течение 20 лет работал топ-менеджером в крупных российских и западных фирмах DEC (США), SIEMENS (Германия), «Техносерв» (РФ), IBS (РФ), Fujitsu (Япония).

В 2011–2013 гг. работал в Институте истории естествознания и техники имени С. И. Вавилова РАН руководителем направления «История отечественной информатики, кибернетики, вычислительной техники и АСУ».



Кузьмин Владимир Михайлович (р. 1935) — главный конструктор мобильной радиотелефонной системы «Алтай». Работал во ВНИИС (затем в ООО «Концерн „Созвездие“») с 1958 по 2015 г., прошел путь от инженера до начальника отдела — заместителя начальника отделения. Принимал непосредственное участие в разработке и внедрении в серийное производство легендарной танковой радиостанции «Магнолия» (Р-123). Главный конструктор более 15 систем и аппаратуры для народного хозяйства СССР и России, в том числе систем «Алтай», «Лён» и «Волемот», для которых было выпущено более 1 млн шт. радиоаппаратуры. Имеет 5 авторских свидетельств, более 15 печатных трудов. Является автором 5 книг по аппаратуре

подвижной радиосвязи для народного хозяйства. Лауреат Государственной премии СССР (1983). Награжден орденом «Знак Почета», медалью «За доблестный труд в ознаменование 100-летия со дня рождения В.И. Ленина». «Кадровый работник Воронежского НИИ Связи».



Малашевич Борис Михайлович (р. 1941) — автор многочисленных трудов по истории советской микроэлектроники и вычислительной техники, составитель биографий создателей этих направлений.

В 1966 г. окончил Казахский политехнический институт по специальности «Математические счетно-решающие приборы и устройства», в 1967–1968 гг. работал на Загорском электромеханическом заводе. В 1969–1970 гг. служил в Советской Армии в Таманской дивизии командиром взвода ПТУРС. С 1971 г. живет и работает в

Зеленограде. В 1971–1976 гг. старший инженер — начальник лаборатории Специализированного вычислительного центра, участник разработки

суперЭВМ 5Э53 и 41-50, мини-ЭВМ «Электроника НЦ-1» и идеологии построения семейства оригинальных микропроцессорных комплектов (серии 587, 588, 1883 и 1802).

С 1976 до ликвидации в 1991 г. Минэлектронпрома (МЭП) — начальник отраслевых лаборатории, отдела микропроцессоров и микропроцессорных средств вычислительной техники МЭП (МСВТ), зам. председателя отраслевого совета главных конструкторов МСВТ, главный конструктор по системной совместимости МСВТ. Занимался организацией разработок МСВТ на основе комплексно-целевых программ, а также системной совместимостью МСВТ в МЭП и со смежными отраслями. Член многих межведомственных рабочих групп по унификации СВТ. В 1994–2012 гг. главный специалист ОАО «Ангстрем», участвовал в формировании программ развития и модернизации предприятия, созданием и выпуском пользовательской технической документации на продукцию «Ангстрема».

Участник создания и активный участник выпуска серии книг «Очерки истории российской электроники», инициатор и организатор выпуска серии книг «Созидатели отечественной электроники», активный участник в подготовке ряда других книг по истории отечественной микроэлектроники и вычислительной техники. Активный член Совета «Виртуального компьютерного музея» (*computer-museum.ru*). Автор около 150 печатных трудов (в том числе 3 монографий и более 30 стандартов). Награжден медалями «За воинскую доблесть. В ознаменование 100-летия со дня рождения В.И. Ленина» (1970), «Ветеран труда» (1990) и тремя медалями ВДНХ (1981, 1983 и 1987). Почетный работник электронной промышленности (1991).



Приходько Александр Яковлевич (р. 1952) — полковник, профессор Академии военных наук. Закончил химфак МГУ (1974), в 1974–1977 гг. учился там же в аспирантуре. С 1977 по 1979 гг. работал на Урале в ГосНИИХлорПроекте. В 1979 г. пошел служить офицером в Советскую Армию — сначала

старшим лейтенантом, младшим научным сотрудником в НИИ-3 Сухопутных войск МО СССР. С 1982 по 2005 гг. — сотрудник 27 ЦНИИ МО (в/ч 01168, ранее ВЦ №1 МО СССР). Прошел путь от младшего научного

сотрудника до заместителя начальника управления — ведущего научного сотрудника.

Принимал непосредственное участие и руководил разработкой программного обеспечения для ряда автоматизированных систем военного назначения и Федеральной службы охраны. В период с 1994 по 2005 гг. руководил разработкой программного обеспечения крупнейшей подсистемы ГАС «Выборы», обеспечивающей формирование баз данных сведений об избирателях, и принимал участие в обеспечении выборов федерального масштаба.

Во время работы в 27 ЦНИИ МО РФ значительное время посвятил изучению истории этого первого в стране вычислительного центра и его выдающимся сотрудникам. На эту тему сделал несколько докладов на ряде конференций по истории отечественной информатики, в частности, на Международной конференции SORUCOM-2011. Автор более 10 печатных трудов.



Ревич Юрий Всеволодович (р. 1953) — журналист, автор многочисленных публикаций по истории информационных технологий, основатель проекта «Информационные технологии в СССР и России» (*it-history.ru*). В 1976 г. закончил Московский институт тонкой химической технологии по специальности «Основные процессы химических производств и химическая кибернетика». В 1976–79 гг. работал в отделе автоматизации химических производств на кафедре «Процессы и аппараты химической технологии» и в Вычислительном центре института (под руководством профессора А. В. Нетушила), осваивал программирование на ЭВМ «МИР-2».

В 1980–1984 гг. — сотрудник отдела АСУ Министерства медицинской промышленности. С 1984 г. сотрудник (впоследствии — начальник отдела метрологии) Опытного-конструкторского бюро океанологической техники Института океанологии АН СССР (в 1991 г. выделилось в самостоятельное ФГУП ОКБ ОТ РАН). Участвовал в океанологических экспедициях на научно-исследовательских судах «Дмитрий Менделеев», «Академик

Келдыш» (ИО РАН), «Академик Сидоренко», «Южморгеология» (НПО Южморгеология) и др. Участвовал в разработках океанологических приборов и сервисных программ для них, разрабатывал аппаратуру различного назначения для институтов РАН и ведомственных (Институт водных проблем, Институт медико-биологических проблем, кафедра биофизики МГУ).

С 2000 по 2009 год — сотрудник Издательского Дома «Компьютерра». Печатался в газетах «Известия», «Век», «Независимая газета», «Новая газета» и др., еженедельнике «Компьютерра», журналах «Знание — Сила», «Домашний компьютер», «Что нового в науке и технике», «Радио», «Юный эрудит», «Вокруг света», «Hard&Soft», «Мир ПК» и др. Автор серий публикаций по истории компьютерной техники на сайтах «Русский журнал» и Slon.ru.

Автор книг «Занимательная электроника» (2004, 2009, 2015), «Нестандартные приемы программирования на Delphi» (2005), «Программирование микроконтроллеров Atmel AVR» (2008, 2011, 2014), самоучителя для пользователей ПК, сборника советов по обустройству компьютера и др. Составитель, редактор и автор более половины текстов тома «Компьютеры» большой детской энциклопедии издательства «Аванта+» (2009), участвовал в других проектах этого издательства. Автор ряда очерков по истории советской науки и техники в издании «Политех» фонда развития Политехнического музея (2012).



Силантьев, Сергей Алексеевич (р. 1958). Окончил МАТИ им. К. Э. Циолковского в 1980 г. Кандидат технических наук в области динамики и прочности конструкций из композиционных материалов. В 1980–2015 гг. работал в должности доцента на кафедре МАТИ «Системное моделирование и инженерная графика» и декана Международного факультета МАТИ. Автор 120 научных и учебно-методических работ, принимал участие в более чем

30 международных конференциях. В последнее время активно занимается исследованиями в области истории вычислительной техники. С 2015 г. работает на факультете компьютерных наук Высшей школы экономики. Награжден почетной грамотой Министерства образования и науки России.



Шилов Валерий Владимирович (р. 1954) — профессор, академический руководитель образовательной программы «Программная инженерия» факультета компьютерных наук НИУ «Высшая школа экономики». Родился в 1954 г. в Москве в семье военнослужащего. В 1971 г. с золотой медалью окончил среднюю школу № 13 пос. Северный Балашихинского района Московской области. В 1976 г. окончил факультет Вычислительной математики и кибернетики МГУ им. М. В. Ломоносова по специальности «Прикладная математика», в 2001 г. — Высший институт управления по специальности «Юриспруденция». Кандидат технических наук (1989), старший научный сотрудник (1991).

В 1976–89 гг. работал в ЦНИИ-45 Министерства обороны СССР. Участвовал в ряде научно-исследовательских работ, связанных с разработкой и испытаниями сложных систем вооружения, занимался исследованием и моделированием вычислительных систем с нетрадиционной архитектурой. В 1989–97 гг. работал старшим научным сотрудником в Вычислительном центре коллективного пользования АН СССР (с 1993 г. — Институт высокопроизводительных вычислительных систем РАН), участвовал в разработке векторного оптического процессора. С 1997 г. — профессор, с 2004 г. — заведующий кафедрой «Проектирование вычислительных комплексов» МАТИ Российского государственного технологического университета им. К. Э. Циолковского.

Первая премия Всемирного конкурса IEEE Computer Society 2010 Student Competition Best Architecture Prize, (2010 г., руководитель проекта). Работы по истории вычислительной техники отмечены первой премией Всемирного конкурса IEEE Computer Society CHC'60 (2006) и дипломом Всемирного конкурса IEEE Computer Society CHC'61 (2007), премией Американского благотворительного фонда поддержки информационных технологий в науке и образовании (2007).